

10/03/2003

科大創辦碩士課程培育集成電路設計工程師

香港科技大學（科大）創辦**集成電路設計工程學碩士課程**，為本港、內地及亞太地區的半導體工業培育集成電路設計專才。

該項課程在內地及本港均為首辦，初定於2003年6月率先在深圳開辦。深圳課程由科大及北京大學（深圳分校）合辦，主要由科大教授負責授課。香港課程則於2003年9月在科大開課。

半導體工業為全球化高科技產業，發展潛力優厚。單在中國，業界便投入數以億計的資金發展半導體工業，興建生產線及設計中心。市場估計設計高增值晶片工程師的空缺高達數十萬，因而培育專業工程師的工作更形迫切。

課程統籌暨電機及電子工程學系副教授崔志英博士表示：“現時科大培育的畢業生很多在本港的集成電路設計公司工作，也有不少在內地、美國、新加坡及世界各地工作。科大教授專注研究，實力雄厚，提供了一系列專業課程供修讀碩士課程的學生選擇，包括電路設計、分析、微電子製造技術、檢測及封裝。課程設計獨一無二，科目選擇多。學生掌握了電路設計的專業知識及技巧，將可大派用場，深受全球各地電路設計工業的歡迎。”

該自資及兼讀課程適合有志深造的集成電路設計工程師修讀；亦歡迎有意加入電路設計行業發展的工程師，修讀期約為兩年。申請人須獲二級或以上榮譽的電機及電子工程學、其他工程學或物理學的學士學位。

科大是本港唯一擁有整全微電子製造設備的大學，並具備專業知識及技術培育電路設計專才，為本地半導體工業提供技術支援。科大於2001年12月成立本港第一所半導體產品分析及設計增值中心，協助本地中小型半導體工業生產高增值產品。該中心獲創新科技署及本地企業資助建成。